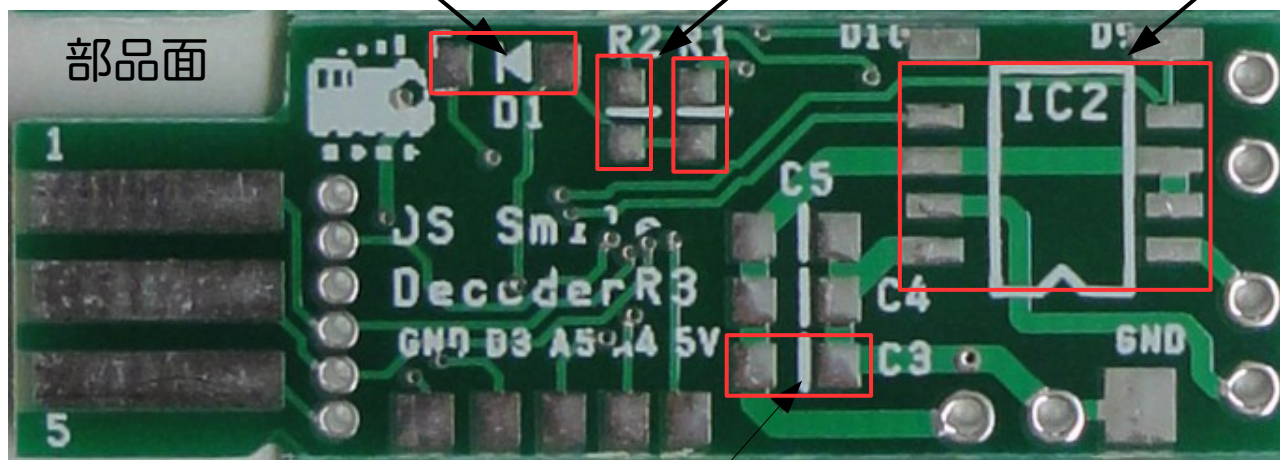


スマイルデコーダー組み立て図

⑦RB160M-30TR(D1)

⑦100kΩ(R1,R2) ⑧BD6231F-E2(IC2)



⑦1uF(C3)

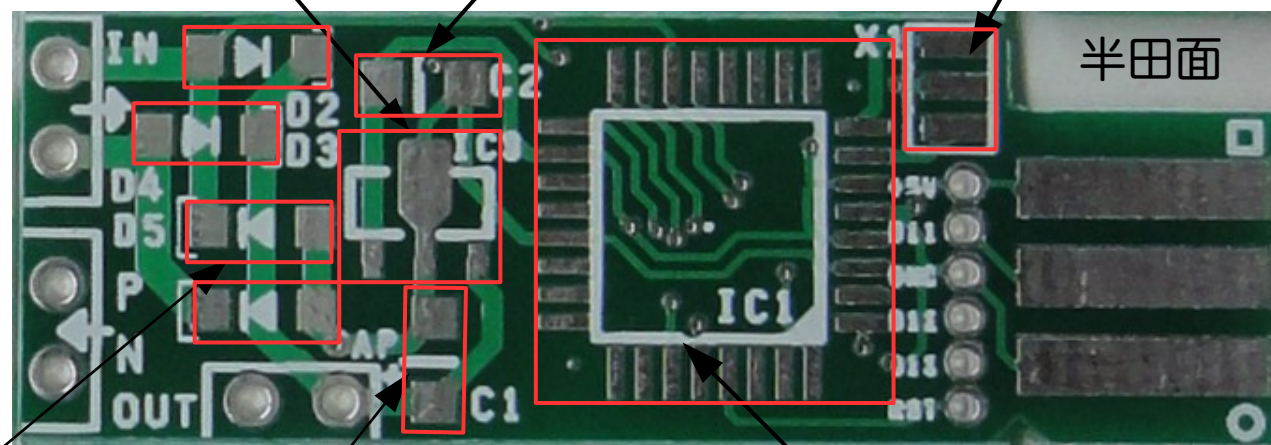
④TA78L05F(IC3)

⑥1uF(C2)

②セラロック(X1)

実装順番

- 1: ATMEGA328P(IC1)
- 2: セラロック(X1)
- 3: 動作確認
- 4: TA78L05F(IC3)
- 5: C1, C2
- 6: D2, D3, D4, D5
- 7: R1, R2, D1, C3
- 8: BD6231F-E2(IC2)



⑥RB160M-30TR(D2~D5) ⑤1uF(C1)

①ATMEGA328P(IC1)